# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

05-165477

(43) Date of publication of application: 02.07.1993

(51)Int.CI.

G10H 7/02

(21)Application number: 03-334768

(71)Applicant: MATSUSHITA ELECTRIC IND CO

LTD

(22)Date of filing:

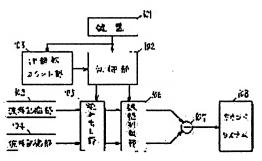
18.12.1991

(72)Inventor: TAKATSU YASUHIRO

# (54) ELECTRONIC MUSICAL INSTRUMENT

## (57)Abstract:

PURPOSE: To change tone quality according to a performing method such as melody execution of code execution in the electronic musical instrument in a plural channel synthesizing/waveform reading system. CONSTITUTION: A keying number count part 109 always counts the number of times for keying within time. A control part 102 instructs a reading part 105 to read the waveform data of a waveform storage part 103 for all the times for keying and on the other hand, the waveform data of a waveform storage part 104 are not read unless the number of times for keying within the unit time exceeds a fixed value. Thus, in the case of the melody rendition, the tone quality of only the waveform storage part 103 is generated and in the case of the code execution, that of the waveform storage part 104 is mixed. Therefore, the musical expressivity of the electronic musical instrument is improved.



#### LEGAL STATUS

[Date of request for examination]

13.07.1998

[Date of sending the examiner's decision of

07.08.2001

rejection

[Kind of final disposal of application other than

the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

3356452

[Date of registration]

04.10.2002

[Number of appeal against examiner's decision of 2001-15804

rejection]

[Date of requesting appeal against examiner's 06.09.2001 decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁(JP)

# (12) 公開特許公報(A)

(川)特許出頗公開番号

特開平5-165477

(43)公開日 平成5年(1993)7月2日

(51)Int.CL5

識別記号 庁内整理番号 FI

技術表示管所

G10H 7/02

8622-5H

G10H 7/00

審査請求 未請求 請求項の数3(全 5 頁)

(21)出期登号

特與平3-334768

(71)出原人 000005821

松下電器產業株式会社

(22)出頭日 平成3年(1991)12月18日 大阪府門其市大字門真1006替始

(72)発明者 高岸 康博

大阪府門其市大字門真1006香地 松下電器

産業株式会社内

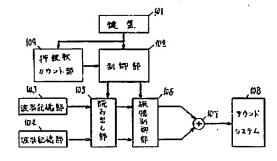
(74)代理人 弁理士 小鍜治 明 (外2名)

### (54) 【発明の名称 】 電子楽器

### (57)【要約】

【目的】 複数チャンネル合成・波形読み出し方式の電 子崇器において、メロディ奏法やコード奏法などの演奏 方法によって音色を変えることを可能にする。

【構成】 押鍵数カウント部109が単位時間内の押鍵数 を常にカウントしている。副御部102は読み出し部105に 対し、波形記憶部103の波形データを全ての押鍵毎に読 み出すよう指示を与える一方、波形記憶部104の波形デ ータの読み出しは単位時間内の押鍵数が一定値を越えな い限り行わないようにする。この構成によって、メロデ ィ奏法のときは被形記憶部103のみの音色。コード奏法 のときは波形記憶部104がミックスされた音色となり。 電子楽器の音楽表現力が向上する。



特朗平5-165477

(2)

#### 【特許請求の節囲】

【請求項1】 それぞれに異なる形状の波形を記憶して いる複数の波形記憶部と、単位時間内の押鍵数をカウン トする押鍵数カウント部と、上記各波形記憶部からの読 み出しを上記押貸数カウント部のカウントデータに応じ て制御する読み出し部を備えた電子楽器。

【請求項2】 上記読み出し部は上記押鍵数カウント部 のカウントデータに応じて上記複数の波形記憶部の少な くとも1つからの読み出しを行う・行わないを制御する 請求項1記載の電子楽器。

【請求項3】 上記読み出し部は上記押鍵数カウント部 のカウントデータに応じて上記複数の波形記憶部を選択 する請求項1記載の電子楽器。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、複数チャンネル合成・ 波形読み出し方式の電子楽器に関するものである。

[0002]

【従来の技術】近年、コンピュータ技術の進歩に伴って 波形をあらかじめPCMデータとしてメモリに格納して おき、押鍵に応じて読み出し楽音を発生する、いわゆる 波形読み出し方式の電子崇器が多数商品化されている。 さらにその中で、一つの栄音をいくつかの成分に分離し てメモリに格納しておき、発音時に合成する、いわゆる 複数チャンネル合成方式の電子楽器がいくつか提案され ている。(例えば特関平1-116595号公報)以下 に従来の電子楽器について説明する。

【0003】図4は従来の電子楽器の構成を示すもので ある。図4において、1は健盤、2は健盤1に応じて制 30 御信号を発生する制御部。3・4はそれぞれ異なる形状 の設形を記憶している波形記憶部、5は制御部2から発 生される制御信号に応じて波形記憶部3・4から同時に 波形を読み出す読み出し部。6は制御部2から発生され る制御信号に応じて、読み出し部5から出力される2つ の波形信号の振幅を制御する振幅制御部、7は加算部、 8は入力信号を増幅し放音するサウンドシステムであ

【0004】以上のように構成された電子楽器につい 行われると制御部2は押蝕後出を行ない、音高とタッチ 強弱の検出情報に基づいて読み出し部5と振幅制御部6 に副御信号を出力する。読み出し部5は、制御部2から 発生される制御信号に従って波形記憶部3・4から同時 に波形を読み出す。出力された波形信号は、振幅副御部 6にて制御部2から発生された制御信号に従って振幅を 制御され、加算部7で加算され、サウンドシステム8で 増帽、楽音として放音される。

【0005】振幅制御部6に送られてくる制御信号は、 音高とタッチ強弱に対応している。波形記憶部3・4か 50

**ら読み出された2つの波形信号は、ととで音高とタッチ** 強弱に対応してそれぞれ振幅制御される。すなわち、音 高とタッチ強弱に応じて2つの波形信号の音量レベルが 制御されることになり、たとえばタッチの強弱に応じて 音色を変えることができる。

[0006]

【発明が解決しようとする課題】しかしながら上記の従 条の構成では、音高やタッチの強調によって音色を変え ることはできるが、メロディ奏法やコード奏法など、い 10 わゆる音楽的な演奏方法によって音色を変えるととがで きないという問題点を有していた。

【0007】本発明は上記従来の課題を解決するもの で、メロディ奏法とコード奏法を自動的に識別し、奏法 に応じて音色を変えることのできる電子楽器を提供する ことを目的とする。

[8000]

【課題を解決するための手段】この目的を達成するため に、本発明の電子楽器は、それぞれに異なる形状の波形 を記憶している複数の波形記憶部と 単位時間内の押銭 電子楽器もディジタル化が進んでいる。その中で、楽音 20 数をカウントする押鍵数カウント部と、上記各級形記憶 部からの読み出しを上記押鍵数カウント部のカウントデ ータに応じて副御する読み出し部を備える構成を有して いる.

[0009]

【作用】この構成によって、単位時間内の押鍵数を検出 し、その値によって少なくとも一つの波形信号の読み出 しを制御することにより、演奏状態によって音色を変え ることができる。

[0010]

【実施例】以下、本発明の実施例について図面を参照し ながら説明する。

【①①11】図1は本発明の実施例における電子崇器の 構成を示すものである。図1において、101は鍵盤、109 は単位時間あたりの押鍵数をカウントする押鍵数カウン ト部で、単位時間を計測するタイマーカウンタと押鍵数 メモリを含んでいる。102は鍵盤101と押鍵数カウント部 109の押鍵数メモリ内のカウントデータに応じて制御信 号を発生する副御部、193-194はそれぞれ異なる形状の 波形を記憶している波形記憶部、195は制御部102から発 て、以下にその動作を設明する。鍵盤 1 において押鍵が 40 生される制御信号に応じて波形記憶部103・104から波形 を読み出す読み出し部、195は副御部102から発生される 制御信号に応じて、読み出し部105から出力される2つ の波形信号の振幅を制御する振幅制御部、107は加算 部、198は入力信号を増幅し放音するサウンドシステム である。

> 【0012】制御部102に含まれている押碑数発音指示 テーブルを(表1)に示す。

[0013]

【表1】

押機 教免責指示デーブル

脚鍵数 メモリの値	Ri	Ŗ 2
ļ ļ	. 1	0
2	1	0
3	1	1
ą	i	0
5	1	0
6	1	0
7	1	0
8	1	0
٩	1	0
10	1	0
, ff	1	0
12	ſ	0
13	1	O
14	ſ	Û

【① ① 1 4 】 (表 1 ) で、R 1 は波形記憶部103から波 形を読み出すかどうかの指示フラグであり、R2は波形 記憶部104から波形を読み出すかどうかの指示フラグで ある。ともに、1であれば波形を読み出すということで あり、()であれば読み出さないということである。 【①①15】以上のように構成された電子楽器につい て、以下にその動作を説明する。鍵盤101において最初 の押鍵が行われると、押鍵数カウント部109はタイマー カウンタをリセットし、同時に押銭数メモリに1を書 く。副御部192は、押鍵のタイミングで、音高とタッチ 強弱の検出情報に基づいて振幅制御部196に副御信号を 出力するとともに、押鍵数カウント部109C0押鍵数メモ \*

Tc ≤ T く Tm (T: 単位時間)

【0020】以上のように本裏施例によれば、(数1) を満たすように設定された単位時間T内の押鍵数をカウ ントし、その信報によって波形の読み出しを制御するこ とにより、コード奏法とメロディ奏法で音色を変えるこ とができる。たとえば図2に示したコード奏法を行う

記憶部103・104から同時に波形を読み出す。(今の場合 は、波形記憶部193からは波形を読み出すが、波形記憶 部104からは波形を読み出さない。 ) 出力された波形信 号は、振幅制御部106にて制御部102から発生された制御 信号に従って振帽を制御され、加算部107で加算され、 10 サウンドシステム108で増幅、栄育として放音される。 【0016】舞型101で2度目の押鍵が行われると、押 鍵数カウント部109はタイマーカウンタの値を参照し、 あらかじめ設定されている単位時間Tと比較する。タイ

\*りの値(=1)を参照し、(寂1)に示した押鍵敷発音 指示テーブルで発音指示R1(=1) R2(=0)を 得、読み出し部105に制御信号を出力する。読み出し部1 05は、制御部102から発生される制御信号に従って波形

- マーカウンタの値が単位時間下よりも大きい場合には、 タイマーカウンタをリセットし、押牌数カウント部109 の神碑数メモリに1を書く。制御部162、読みだし部16 5、振幅副御部106、加算部107. サウンドシステム108の 動作は上記最初の押鍵の場合と同様である。
- 【①①17】2度目の押鍵において、タイマーカウンタ 26 の値が単位時間下以下の場合、押鍵数カウント部169は タイマーカウンタには何も行わず、押碑数メモリの値を 1 増加させる。(すなわち今の場合、押鍵数メモリの値 は2になる。) 副御部192は、狎雞のタイミングで、音 高とタッチ強弱の検出情報に基づいて振幅制御部196に 制御信号を出力するとともに、押鍵数カウント部10900 押継数メモリの値(=2)を参照し、(表1)に示した 押牌敷発音指示テーブルで発音指示R1(=1). R2 (=))を得、読み出し部105に制御信号を出力する。 以下の動作は、最初の拒絶の場合と同様である。
  - 【①①18】3度目以降の押鍵については、2度目の押 鍵と同様である。単位時間下は、以下に述べるようにコ ード奏法とメロディ奏法とを識別する値に設定する。こ こでいうコード奏法とは、図2に示すように、複数鍵を 実質的に同時か、あるいは短い時間に分散して押除する 奏法である。メロディ奏法とは、図3に示すように、単 鍵で比較的長い時間に分散して押鍵する奏法である。 1 回のコード奏法の最初の押鍵から最後の押鍵までの時間 をTcとし、メロディ奏法の2押鍵間の時間をTmとす ると、単位時間Tは次の(数1)を満たすように設定す る.
  - [0019] 【數1】
- と、片方の波形信号(波形記憶部104から読み出される 波形信号)は3音目に読み出される。しかし図3に示し たメロディ奏法の場合には読み出されることはない。た とえば波形記憶部103にギターの波形を記憶しておき、 5G 波形記憶部194にピッキングノイズ (ピックと弦がぶつ

特闘平5-165477

Ó

かるときに発するノイズ)の波形を記憶しておけば、コード奏法時にのみピッキングノイズが発音し、きわめて効果的な演奏ができる。

【① 0 2 1】さらに本実館側は、複数発音時のチャンネルの有効利用という観点からも効果的である。本実施例は2つの波形を合成して1つの音を作り上げているが、このような場合は通常1音につき2チャンネルを必要とする。従って、システムが32チャンネルの場合、最大発音数は16音となる。しかし、本実館例のコード奏法の場合は、3音目以外は1チャンネル発音であり、最大発音数は31音となる。

【0022】なお本実施例では、制御部102に含まれる 押離数発音指示テーブル(表1)により波形記憶部104 の波形を読み出すか読み出さないかを制御するとした が、押鍵数により波形記憶部103と104のいずれかを選択 するという構成であっても良い。この構成において、押 鍵数が3音目のみ波形記憶部104から波形を読み出すよう にし、それ以外では波形記憶部103から読み出すよう にしておき、波形記憶部104にあらかじめビッキングノ イズとギターの破形を合成して記憶しておけば、(すな 20 わち、実施例における波形記憶部103と104の波形を合成 したものを波形記憶部104にあらかじめ記憶しておけ は、)全く同種の効果が得られる。

【0023】また本実施例では、2つの波形信号で1音を合成する場合を示したが、3つ以上の波形信号により 1音を合成する場合でも同様である。この場合は、より 多彩な演奏表現が可能になる。

【0024】また本実施例では、制御部102が波形記憶部103-104から同時に波形を読み出すとしたが、この場合の「同時」とは時分割処理による「実質的な同時」の 30意味を含んでいることは云うまでもない。

【0025】また本実施側では、最初の押鍵時やメロディ素法時などで、「タイマーカウンタをリセットする」\*

\*としたが、タイマーカウンタ値を記憶するメモリを備えておき、リセットするかわりにその時点のタイマーカウンタの値をそのメモリに書き込むようにし、次の押鍵のタイミングではタイマーカウンタの値とメモリの値との差をチェックするようにしても良い。この場合は、タイマーカウンタを他の処理と共同で用いることができるという利点がある。

[0026]

発音数は16音となる。しかし、本実施例のコード奏法 「発明の効果」以上のように本発明は、それぞれに異なの場合は、3音目以外は1チャンネル発音であり、最大 10 名形状の液形を記憶している複数の液形記憶部と、単位発音数は31音となる。 時間内の押鍵数をカウントする押鍵数カウント部と、上記 各談形記憶部からの読み出しを上記押鍵数カウント部 神2を発音指示テーブル(表1)により液形記憶部104 のカウントデータに応じて制御する読み出し部を備えたの液形を読み出すか読み出さないかを制御するとした ことにより、メロディ奏法とコード奏法を自動的に識別 し、奏法に応じて音色を変えることができるという優れするという構成であっても良い。この構成において、押

【0027】さらに、少ないチャンネル数で多くの音を 発音させることができるという優れた効果がある。

【図面の簡単な説明】

【図1】本発明の実施例における電子楽器の構成図

【図2】本発明の実施例におけるコード春法の説明図

【図3】本発明の実施例におけるメロディ奏法の説明図

【図4】従来の電子楽器の構成図

【符号の説明】

101 鍵盤

192 制御部

103-104 波形記憶部

105 読み出し部

106 緩幅制御部

167 加算部

108 サウンドシステム

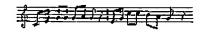
109 押徴数カウント部

[図2]



(3-1乗法)

【図3】



(大豆甲(美))

